This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

SEMICONDUCTOR CHIP MODULE AND MANUFACTURE **THEREOF**

Patent Number:

JP3094459

Publication date:

1991-04-19

Inventor(s):

TANAKA MASATO; others: 01

Applicant(s)::

SHINKO ELECTRIC IND CO LTD

Requested Patent:

JP3094459

Application Number: JP19890231132 19890906

Priority Number(s):

IPC Classification:

H01L23/50; H01L21/60

EC Classification:

Equivalents:

JP2840316B2

Abstract

PURPOSE: To realize a high-density mounting operation by a method wherein a semiconductor chip is sealed in a sealing resin for a semiconductor chip module and a bonding part is exposed to an outer face of the sealing resin so as to be continued to the semiconductor chip.

CONSTITUTION: A semiconductor chip 10 is die-bonded onto a metal base 12; the semiconductor chip 10 and the metal base 12 are wirebonded by an ordinary wire bonding method. Then, one side, on which the semiconductor chip 10 has been bonded, of the metal base 12 is resin-sealed including the semiconductor chip 10, bonding wires 20 and the like; after that, the metal base 12 is etched. Thereby, in a state that a resist pattern 24 has been removed, a metal part 12a bonded to the rear surface of the semiconductor chip 10 and terminal parts 12b continued to individual bonding parts 18 are exposed at an outer face of a sealing resin 22. Thereby, a high-density mounting operation can be realized.

Data supplied from the esp@cenet database - 12

即日本国特許庁(JP)

①特許出頭公開

◎ 公 開 特 許 公 報 (A) 平3-94459

SInt. Cl. 5

識別記号

庁内整理番号

❷公開 平成3年(1991)4月19日

H 01 L 23/50 21/60 301 A

9054-5F 6918-5F

審査請求 未請求 請求項の数 6 (全6頁)

20発明の名称 半導体チップモジュール及びその製造方法

②特 願 平1-231132

@出 顧 平1(1989)9月6日

⑫発 明 者 田 中 正 人 長野県長野市大字栗田字舎利田711番地 新光電気工業株

式会社内

⑩発 明 者 深 版 克 哉 長野県長野市大字栗田字舎利田711番地 新光電気工業株

式会社内

⑪出 顋 人 新光電気工業株式会社 長野県長野市大字栗田字舎利田711番地

個代 理 人 弁理士 綿貫 隆夫 外1名

明 粗 数

1. 発明の名称

半導体チップモジュール及びその製造方法

- 2. 特許請求の範囲
 - 1. ダイボンディング部上に半導体チップが接合され、

ダイボンディング部の周囲に設けられたポ ンディング部と前記半導体チップとがワイヤー ボンディングによって接続され、

前記ポンディング部の一部を外部に銀出させて、ダイボンディング部の半導体チップを 搭観する一方の面側が、半導体チップ、ボン ディングワイヤ、ボンディング部を含めて樹 脂封止されたことを特徴とする半導体チップ モジュール。

- 2. ポンディング部の韓出部分に外部接続用の パンプが形成された語求項1記収の半導体チ ップモジュール。

ンディング部とをワイヤポンディングによっ て接続し、

的配金属ペースの半導体チップを搭載した 一方の面側を、半導体チップ、ポンディング ワイヤ、ポンディング部を含めて樹脂封止し、 金属ペースの貧出面に前記ポンディング部 のパターンに対応するレジストパターンを設 けて金属ペースをエッチングすることにより、 ポンディング部に接合する端子部を形成する ことを特徴とする半導体チップモジュールの 製造方法。

4. 金原ベース上に金めっき層等の非エッチング金属層によりダイポンディング部およびポンディング部を形成し、

前記ダイボンディング部に半導体チップを 接合して半導体チップとボンディング部とを ・ ワイヤボンディングによって接続し、

金属ペースの半彩体チップが搭段された一方の面偶を、半導体チップ、ポンディングワイヤ、ポンディング部を含めて樹脂封止し、

待閒平3-94459(2)

前記金属ベースのみをエッチング除去する ことを特徴とする半導体チップモジュールの 製造方法。

5. 電気的絶縁性を有するペースフィルム上に 対離可能に企風層が設けられた転写フィルム の金属層をエッチングしてダイポンディング 郎およびポンディング部を形成し、

前記ダイボンディング部に半導体チップを 接合して、半導体チップとボンディング部と をワイヤボンディングによって接続し、

前記転写フィルムの半導体チップが搭載された一方の面似を、半導体チップ、ボンディングワイヤ、ボンディング部を含めて樹脂封止し、

館配ペースフィルムを封止樹脂から剥離除去することを特徴とする半導体チップモジュールの製造方法。

6. 電気的総縁性を有するペースフィルム上に ダイボンディング部およびボンディング部を 形成し、

ケージに収納してパッケージごと回路基板に実装するもので、ペアチップ方式は、回路基板にペア チップを搭載し、ワイヤボンディング方式により 接続するかあるいはパンプ方式によって接続搭載 するものである。

バンプ方式では、半導体チップにあらかじめ接 装用のパンプを形成しておき、半導体チップを加 圧、加熱して回路携板に接続する(フリップチッ プ法)。半導体チップを搭載した後は、接続部分、 露出部分を機脂によって封止する。

このフリップチップ法の場合は、半導体チップ の面積内で接続できるから、パッケージ方式とく らべて実装密度を高めることができ、接続にポン ディングワイヤを用いないからポンディングワイ ヤが交錯したりすることがない等の利点がある。

(兖明が解決しようとする無題)

しかしながら、上記のフリップチップ法による 場合は半導体チップ上に接続用のバンプをつくる 必要があり半導体チップの製造コストが高くなる こと、実装用の基板に接続する際に半導体チップ 前記ダイボンディング部に半導体チップを 接合して半導体チップとボンディング部とを ワイヤボンディングによって接続し、

前記ペースフィルムの半導体チップが搭収された一方の面倒を、半導体チップ、ポンディングのイヤ、ポンディング部を含めて樹脂 封止し、

ベースフィルムをエッチングして、ポンディング部を誘出させることを特徴とする半導体チップモジュールの製造方法。

3. 発明の詳細な説明。

(産衆上の利用分野)

本発明は国路基板に実装して用いる半導体チップモジュールおよびその製造方法に関する。

(従来技術)

半導体チップを回路基板に実装する搭段方法には、パッケージ方式とペアチップ方式があり、半 導体チップの接続方法にはワイヤボンディング方 式とパンプ方式がある。

前記のパッケージ方式は、半導体チップをパッ

を加圧、加熱するため熱応力疲労によって半級体 チップのパッド等の接続部が劣化しやすいこと、 ペアチップの状態で回路基板に接続されるから耐 環境性が劣るといった問題点がある。

(課題を解決するための手段)

本発明は上記目的を達成するため次の構成をそ なえる。

すなわち、ダイボンディング部上に半導体チップが接合され、ダイボンディング部の阿囲に設けられたボンディング部と前記半導体チップとがワイヤボンディングによって接続され、前記ボンディング部の一部を外部に露出させて、ダイボンディング部の半週体チップを搭載する一方の面側が、半導体チップ、ボンディングワイヤ、ボンディン

グ部を含めて樹脂封止されたことを特徴とする。 また、前記ボンディング部の露出部分に外部接続 川のバンプが形成されたことを特徴とする。また、 その製造方法としては、金瓜ベース上に半導体チ ップを接合し、数半海体チップと金属ペース上に 設けたポンディング部とをワイヤポンディングに よって接続し、前記金瓜ペースの半導体チップを 搭収した一方の面側を、半導体チップ、ポンディ ングワイヤ、ポンディング部を含めて樹脂封止し、 金属ペースの露出面に前記ポンディング部のパタ ーンに対応するレジストパターンを設けて金属ペ ースをエッチングすることにより、ポンディング 節に接合する端子部を形成することを特徴とし、 また、金属ペース上に金めっき層等の非エッチン グ金周層によりダイボンディング部およびボンデ ィング郎を形成し、前花ダイポンディング部に半 導体チップを接合して半導体チップとポンディン グ部とをワイヤポンディングによって接続し、金 属ペースの半導体チップが搭収された一方の面値 を、半導体チップ、ポンディングワイヤ、ポンデ

イング部を含めて樹脂封止し、前記金属ペースの みをエッチング除去することを特徴とし、また、 低気的絶縁性を存するベースフィルム上に剥離す 能に企爲恩が設けられた転写フィルムの金爲恩を エッチングしてダイボンディング部およびボンデ ィング部を形成し、前記ダイポンディング部に半 導体チップを接合して、半導体チップとボンディ ング部とをワイヤポンディングによって接続し、 前記転写フィルムの半導体チップが挌赦された一 方の面側を、半導体チップ、ポンディングワイヤ、 ポンディング部を含めて樹脂封止し、前記ペース フィルムを封止樹脂から剥離除去することを特徴 とし、また、電気的格稼性を有するペースフィル ム上にダイポンディング部およびポンディング部 を形成し、前記ダイボンディング部に半導体チッ プを接合して半導体チップとボンディング邸とを ワイヤボンディングによって接続し、前記ペース フィルムの半導体チップが搭載された一方の面倒 を、半導体チップ、ポンディングワイヤ、ポンデ ィング部を含めて樹脂封止し、ペースフィルムを

エッチングして、ポンディング部をמ出させることを特徴とする。

(作用)

半導体チップモジュールは半導体チップが封止 機能中に封止されると共に、ポンディング部が半 導体チップと導通をとって封止機能の外面に舞出 する。これにより、ポンディング部を回路基板等 への接続部として実装する。

(実施例)

以下本発明の好遊な実施例を添付図面に基づいて詳細に説明する。

[第1実施例]

第1回回、心は本発明に係る半導体チップモジュールの設造方法の一実施例を示す説明図である。 この実施例では半導体チップを金属ベースに接 合して半導体チップモジュールを作成する。

製造方法としては、まず、半導体チップ10を 金属ペース12上にダイボンディングする。半導 体チップ10の接合方法としては金ーシリコン共 品合金による方法あるいはダイボンディングペー ストを川いる方法等がある。

次に、半導体チップ10と金属ペース12との 間を通常のワイヤポンディング法によってワイヤ ポンディングする。16は半導体チップ10上に 設けたパッド、18は金属ペース12に設けたポ ンディング部である。金属ペース12のポンディ ング部18にはあらかじめ平滑処理、金めっき等 の表面処理を施して確実なポンディングができる ようにする。20はポンディングワイヤである。

次に、企風ベース12の半導体チップ10が接合された片面側を、半導体チップ10、ポンディングワイヤ20等を含めて樹脂封止する。22は 封止樹脂である。

次に、金属ベース12の舞出面上にレジストパターン24を設け、金属ベース12をエッチングによって除去する。レジストパターン24は半導体チップ10と金属ベース12との接合部及び前記ポンディング部18がエッチング後に残るように設ける。

金属ペース12をエッチングし、レジストパタ

ーン24を除去した状態で、封止樹脂22の外面 に半導体チップ10の下面に接合する金属部12 aと各ポンディング部18に導通する端子部12 bが閉出する。回路基板等に接続して用いる場合 は端子部12bにパンプ26を設ける(第1回(b)) ・パンプ26を形成する方法としては、はんだめ っきする方法、導電性ペーストを印刷、独布する 方法、導電性接着例を強布する方法などが使用で きる。

こうして、半部体チップ10が樹脂封止され、 封止樹脂の外面に外部接続用の端子部が設けられ た半導体チップモジュールが得られる。

この金属ベースを用いる製造方法では、電解網 館を金属ベース12として好適に用いることがで きる。電解網館はその表面が複雑な凹凸が形成され れた粗面に形成されるから、この表面を封止樹脂 22個にして横崎封止することにより、表面の凹 凸によるアンカー効果によって封止樹脂と強固に 接合するという利点がある。この場合、ポンディ ング部18にはあらかじめ平滑処理および金めっ き等を施してポンディングが確実になされるよう にする。

金原ベース12をエッチング除去して、最終的に金属部12a、端子部12bを形成する方法としては、第2回に示す方法も有効である。

すなわち、まず金属ペース12にレジストパターン13を形成して企めっきを施し(第2図(4))、レジストパターン13を除去することによって金属ペース12上に企めっき暦15を形成する(第2図(4))。 企めっき暦15は半導体チップ10を接合するダイポンディング部と前記ポンディング部18の配置にしたがって設ける。

次に、ダイポンディング部に半導体チップ10を接合し、半導体チップ10とポンディング部18とをワイヤポンディングした後、上記と同様に 樹脂封止する。樹脂封止後、金瓜ペース12全体 をエッチングによって除去する。金めっき暦15 はエッチングされないから、エッチング後は金めっき層が封止樹脂22の外面に残る。ボンディングの18に接続用のバンプを形成する場合は上記

例と何様にすればよい.

にくい材料を用いてもよい。

第2回に示す製造方法においては、金属ベース 12をエッチングによって除去するから金属ベー スとしてはエッチングによって溶解除去しやすい 金属、たとえば解等を用いる。また、金めっき履 はエッチングによって除去されないものとして用 いているが、金のかわりに銀等のエッチングされ

半導体チップモジュールは第1図的に示すように、回路接板28に位配合わせして加圧、加熱して実装する。

なお、このようにパンプ26によって回路基板に接続する他、第3図に示すようにコネクタを用いて接続してもよい。この場合はパンプ26を形成せず、コネクタとの接点部に保護用の表面処理を施しておく。第3図で30はコネクタ、32はコネクタの接点部である。

11は半導体チップの熱放散性を向上させるために金属部12aに接合して設けた放熱フィンである。

上記の半収体チップモジュールは樹脂によって 完全に封止されており、封止樹脂外面に外部接続 川の焼子部が形成されているから、取り扱いがき わめて簡易で、かつ実装が容易になっている。 (第2実施例)

第4回(4)、(4) は半導体チップモジュールの他の 製造方法を示す説叨図である。

この実施例では上記の金属ベース12のかわり に転写フィルムを用いることを特徴とする。

すなわち、転写フィルム38は金属層34、刺 酸層35、ペースフィルム36とから成るもので、 まず、金属層34をエッチングしてダイボンディ ング部34。およびボンディング部34bを形成 する。

次に、半導体チップ10をダイポンディング部34aに接合し、半導体チップ10上のパッド16とポンディング部34aとをワイヤボンディングする。

次に、転写フィルム38の半導体チップ10が 接合された片面側を樹脂封止する(第4回回)。

持閒平3-94459(5)

次に、転写フィルム38を封止樹脂22から利能する。伝写フィルム38は利離局35から容易に利離されて、封止樹脂22個にダイボンディング部34bが残る。

ポンディング部34bにパンプ26を形成して、 上記例と同様な半導体チップモジュールが得られる(第4図(4))。

なお、気写フィルム38としてはベースフィルム36に電解網笛を接合したものが好適に用いられる。電解網笛は前記第1実施例で説明したとおり、表面に複雑な凹凸が形成されたものであって、封止樹脂22と接合する側をこの租面側にすることにより封止樹脂22と強固に接合して転写フィルムの特性を効果的に発揮することができる。ボンディング部34bにはあらかじめ平滑処理および金めっきを施してボンディングが確実になされるようにしておくとよい。

(第3実施例)

第5図はさらに他の製造方法としてFPC(Flexible printed clrcuit) を用いた例である。

いることにより、取り扱いがきわめて容易であり、 耐環境性に優れることにより信頼性の高い 装配が得られる。

- ② 封止樹脂上に外部接続用の嫡子部を設けているから、従来のフリップチップ法による実装方法と同様な接続方法が可能となり、これによって高密度実装が可能になる。
- ③ 半導体チップ上のパッドが基板に直接接続されず、封止機脂等が中間に介在するから、これらが緩御材として作用し、実装した際の接続師に対する応力集中が回避でき接点部を長寿命とすることができる。
- ③ 高度の技術的完成度にあるワイヤボンディング法が利用でき、確実に製造できると我に容易に製造できる。
- ⑤ 半導体チップに放熱体を付設することが容易にでき、半導体チップの熱放散性を向上させることができる。

以上、本発明について好適な実施例を挙げて穏く
な説明したが、本発明はこの実施例に限定される

図で10はFPC のベースフィルムであり、42 a はベースフィルム40上に形成したダイボンディング部、126 はボンディング部である。半導体チップ10はダイボンディング部12 a 上に接合した後、ワイヤボンディングし、ベースフィルム40の片面側を機脂封止する(第5 図(4))。

次いで、ベースフィルム40の所定部位、たと えば外部接続用の端子部等をエッチング除去する ことによって第5図(1)に示す半導体チップモジュ ールが得られる。

この実施例で得られた半導体チップモジュールは封止樹脂22の一方の外面が、端子部を除いてベースフィルム40によって被覆されている。端子部はそのまま接点として用いてもいいし、上記例と同じようにパンプを形成してそのまま回路 抜 板 に 接 校 できるようにしてもよい。

以上各実施例について説明したが、各実施例の 半導体チップモジュールは以下のような特徴を有 する。すなわち、

① 半導体チップが完全に對止されて保護されて

ものではなく、種々のタイプの半導体チップモジュールに同様に適用できるものであって、発明の 精神を逸脱しない範囲内で多くの改変を施し得る のはもちろんのことである。

(発明の効果)

上述したように、本発明に係る半導体チップモジュールは、半導体チップが完全に樹脂封止されていることによって取り扱いがきわめて容易になり、また、外部接換用の蝎子部が半導体チップと対面をとって対止樹脂の外面に設けられているから、モジュールをそのまま回路基板に実装することができ、高密度実装を可能とすることができる。また、従来のワイヤポンディング法を利用することによって、確実かつ容易に製造することができる。

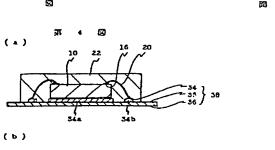
4. 図面の簡単な説明

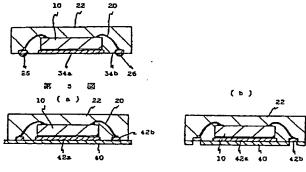
第1回は本発明に係る半導体チップモジュールの製造方法についての第1実施例を示す説明図、第2回は第2実施例を示す説明図、第3回は実数状態を示す説明図、第4回および第5回は製造方

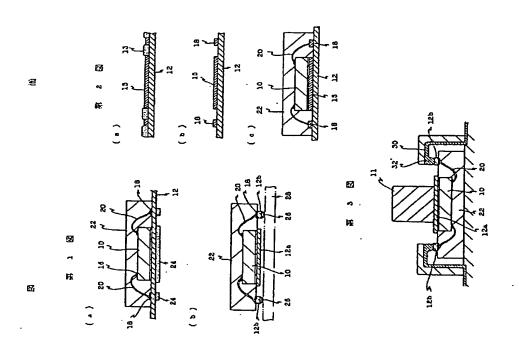
法の第2および第3実施例を示す説明図である。

10・・・半源体チップ、 12・・・金属ペース、 15・・・金のっき層、 18・・・ボンディングのイヤ、22・・・封止樹脂、 24・・・レジストパターン、 26・・・バンブ、 28・・・四路基板、 30・・・コネクタ、 34 a・・・ダイボンディング部、 34b・・・ボンディング部、 35・・・判離層、 36・・・ペースフィルム、38・・・転写フィルム、 40・・・ペースフィルム、

特許出顧人 新光電気工衆株式会社 代表者 井 上 貞 夫 代理人(776 和 貫 胜 大空偏野)







【公報種別】特許法第17条の2の規定による補正の掲載 【部門区分】第7部門第2区分 【発行日】平成9年(1997)6月6日

【公開番号】特開平3-94459 【公開日】平成3年(1991)4月19日 【年通号数】公開特許公報3-945 【出願番号】特願平1-231132 【国際特許分類第6版】 H01L 23/50

21/60 [FI]

H01L 23/50 R 7920-4E 21/60 301 A 8824-4E

步 铫 補 正 杏

平成 8年 8月 30日

特許庁長官 是 井 安

1. 事件の表示

特許額第231132号

2. 克明の名称

中導体チップモジュール及び その製造方法

3. 新正をする名

事件との関係 **特許出版人**

在肾兒長野市大字聚田宇含利田711番地 新北司级工聚株成会社 代表者 建 本 煤 —

4. 化 思 人

戊 老 is 法证明 通信证明 医国国

5. 相正命令の日付

0 先

8.粉正により増加する情収質の数

T.新正の対象

切机管

8.矯正の内容

斑狐の通り

8. 新正の内容

- () 特許型水の質性の例を別紙のように格定する。
- 2) 羽和書第6頁第14行目~第9頁第2行目に、

「すなわち、ダイボンディング郡上に・・・ボンディング部を協由させる ことを特徴とする。」

とあるのを次のように補正する。

「すなわち、ダイボンディング部上に単導体チップが接合され、ダイボン ティング部の周囲に設けられたボンティンダ部の一方の町と前記平導体チ ップとがワイヤギンディングによって接続され、負記ボンディング印の社 方の面を外部に貫山させて、ダイボンディング町の前記半導体チップが袋 載された図倒に事導体チップ、ボンディンダワイヤおよびボンディング部 が一体に樹脂到止されたことを怜敬とする。

また、貧紀ポンディング的の私方の真の幕出部分に共享技術用のバンブ が形成されたことを特徴とする。

また、卒等体チップモジュールの単造方法として、企業ペース上に卓命 体チップを接合し、数字導体チップと会議ペース上にむりたポンディング なともサイヤ センディングによって装装し、貸配会属ペースの半導体チョ プが搭載された一方の面側に、半巻はチップ、ボンディングワイヤおよび **サンディング君を一体に慰慰針止し、エッチングにより食記ポンディング** 毎に対応する前記金属ペースを共称性技術の菓子品に摂取することを参加

また、全国ペース上に会送層によりディギンディング部分よびポンディ ング部を息収し、前記ダイボンディング部に半導体チップを抜きして半導 はチップとオンディング部とをワイヤボンティングによって被吐し、全弦 ベースの半延仲テップが絶勢された巨氦に、半導体テップ、ホンディング フィヤおよびギンディング配を一体に保険せたし、们辺立属ペースを社会 することを製造とする。

また、電気的地域性を含するペースフィルム上に刺激可能に全層層が及 けられた転写フィル人の金属酒をエッチングしてダイギンディング目台上

びポンディング部を形成し、前記ダイはンディング部に半球体チップを接合して、半時体チップとはンディング略とをワイヤボンディングによって 技験し、前記転写フィルムの半球体チップが搭載された面割に、半球体チップ、ボンディングワイヤおよびポンディング部を一体に影影針止し、前 記ペースフィルムを針止問題から射線技法することを特徴とする。

また、復気的絶域性を有するペースフィルム上に会選度によりダイポンディング部およびポンティング部を形成し、商配ダイポンティング部に準導体チャブを使合して平導体チャブとモンディングのの一方の両とモワイキボンディングによって接続し、商配ペースフィルムの準導体チャブが認識された面面に、平導体チャブ、ボンディングワイヤおよびボンディング部を一体に関羽対比し、前記ペースフィルムモエッチングして、ボンディングのの体方の両を認用させることを特徴とする。」

た転写フィルムの会区層をエッチングしてダイボンディング終およびポン ディング部を形成し、

前記ダイボンディング部に半導体チップを接合して、半導体チップとボ ンディング部とをワイヤボンディングによって技術し、

動記転写フィルムの半導体チップが接載され<u>た</u>重度<u>に</u>、半導体チップ、ポンディングワイト<u>および</u>ポンディング部を<u>--体に</u>制<u></u> 関連した。

前記ペースフィルムを封止世間から剝離放去することを特徴とする半導体チップモジュールの製造方法。

6. 電気的総は数を有するペースフィルム上に会区限によりダイはンディング部とよびダンディング部を形成し、

物記ダイボンディング部に手導体チップを按会して半導体チップとボンディング部<u>の一方の質</u>とをワイヤボンディングによって特殊し、

幕型ペースフィルエの半導体チップが接着され<u>た質団に</u>、辛毒体チップ 、*ギンディン*ダワイヤ<u>および</u>ポンティング和モ<u>一体に</u>別録封止し、

放配ペースフィルムをエッチングして、ポンティング部の<u>他万の両</u>を買 出させることを特徴とする卓等体チップモジュールの製造方法。』

(91E)

質許別求の範囲

「1.ダイギンディング部上に主導体チップが接合され、

ダイネンディング部の質問に受けられたポンディング特<u>の一方の所</u>と命 記字の体チャブとがワイヤネンディングによって放枝され、

計応センティング割の<u>技方の両</u>を外部に採用させて、ダイボンディング 町の政武平頃はチップ<u>が基彰された</u>間即<u>に</u>本環体チップ、ボンティンダッ イキ<u>および</u>センディング部<u>が一体に</u>保設試化されたことを特数とする事場 体チップモジュール。

- 2. ボンディンダ部の<u>低方の面の</u>露出部分に外部接波剤のパンプが形成された は深張!配基の本連体チップモジュール。
- 3、金属ペース上に平導体チョブを投合し、

窓事事件チップと会属ペース上に設けたポンディング格ともフィャミンディングによって会談し、

教記金属ペースの学者体チップ<u>が</u>医な<u>され</u>た一方の目的に、本項体チップ、ポンティングワイヤ<u>および</u>ボンティング和モ<u>一体に</u>制設対企し、

<u>エッチングにより</u>物記ポンティング部に対応する<u>前記</u>会議ベースを<u>外級</u> <u>技校所</u>の刷子部<u>に</u>形成することを特徴とする平塚体チップモジュールの展 取方法。

4. 会区ペース上に金属層によりダイボンティング目およびボンティング目 を形式し、

前記ダイオンディング部に草原体チップを接合して洋導体チップとオン ディング部とをワイヤボンディングによって放映し、

金属ペースの単導体チップが降級され<u>た同側に</u>、単導体チップ、オンディングワイヤ<u>および</u>ポンディング部を<u>一体に</u>樹脂封止し、

数配会域ペー<u>スを設</u>去することを質問とする半導体チップモジュールの 製造方法。

5. 電気的絶疑性を有するペースフィル人上に保護可能に会医療が設けられ